Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Максимов Алексей Борисович
Должность: директор департамента по образовательной политике
Дата подписания: 01.07.2024 10:13:09
Уникальный программный ключ:
8db180d1a3f02ac9e60521a5672742735c18b1d6

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ

«МОСКОВСКИЙ ПОЛИТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ»

(МОСКОВСКИЙ ПОЛИТЕХ)

Факультет машиностроения

УТВЕРЖДАЮ

Декан

_____ /Е.В. Сафонов/

«15» февраля 2024 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

Электронные устройства

Направление подготовки

15.03.04 Автоматизация технологических процессов и производств

Профиль

Роботы и робототехнические комплексы

Квалификация

Бакалавр

Формы обучения

очная

Москва, 2024 г.

Разработчик(и):
Профессор кафедры «Автоматика и управление»,
д.т.н., доцент  /В.Р. Гасияров/

Согласовано:
Заведующий кафедрой «Автоматика и управление»,
д.т.н., профессор  /А.А. Радионов/

Руководитель образовательной программы
Профессор кафедры «Автоматика и управление»,
д.т.н., доцент  /В.Р. Гасияров/

Содержание

1 Цели, задачи и планируемые результаты обучения по дисциплине ... 4
2 Место дисциплины в структуре образовательной программы ... 4
3 Структура и содержание дисциплины ... 5
3.1 Виды учебной работы и трудоемкость ... 5
3.2 Тематический план изучения дисциплины ... 5
3.3 Содержание дисциплины ... 8
3.4 Тематика семинарских/практических и лабораторных занятий ... 8
3.5 Тематика курсовых проектов (курсовых работ) ... 9
4 Учебно-методическое и информационное обеспечение ... 9
4.1 Нормативные документы и ГОСТы ... 9
4.2 Основная литература ... 9
4.3 Дополнительная литература ... 9
4.4 Электронные образовательные ресурсы ... 10
4.5 Лицензионное и свободно распространяемое программное обеспечение ... 10
4.6 Современные профессиональные базы данных и информационные справочные системы ... 10
5 Материально-техническое обеспечение ... 10
6 Методические рекомендации ... 10
6.1 Методические рекомендации для преподавателя по организации обучения ... 11
6.2 Методические указания для обучающихся по освоению дисциплины ... 11
7 Фонд оценочных средств ... 12
7.1 Методы контроля и оценивания результатов обучения ... 12
7.2 Шкала и критерии оценивания результатов обучения ... 15
7.3 Оценочные средства ... 19

1 Цели, задачи и планируемые результаты обучения по дисциплине

Целью изучения дисциплины является приобретение студентами теоретических и практических знаний в области электронной техники, её исследования для обеспечения высокоэффективного функционирования средств управления, контроля и испытаний электронных устройств.

Задачи дисциплины:

- формирование первоначальных знаний и умений чтения схем, используемых в электронных устройствах,
- получение навыков решения стандартных задач использования устройств электроники при разработке и использовании технических средств автоматических систем.

Обучение по дисциплине «Электронные устройства» направлено на формирование у обучающихся следующих компетенций:

Код и наименование компетенций	Индикаторы достижения компетенции	Наименование показателя оценивания
ОПК-1. Применять естественнонаучные и общеинженерные знания, методы математического анализа и моделирования в профессиональной деятельности	ИОПК-1.1. Понимает теоретические основы естественнонаучных и технических дисциплин, основные законы функционирования объектов профессиональной деятельности; ИОПК-1.2. Применяет на практике математические методы для анализа и моделирования различных аспектов функционирования объектов профессиональной деятельности; ИОПК-1.3. Владеет навыками анализа и синтеза автоматизированных систем и их элементов с учетом их специфики.	**Знать:** основные схемы электронных устройств, их составные части и физические принципы на которых основывается их работы; устройство основных электронных аналоговых и цифровых устройств. **Уметь:** читать, анализировать и рассчитывать параметры электрических схем, использовать специализированное программное обеспечение для схемотехнического проектирования и моделирования. **Владеть:** навыками расчёта и проектирования схем с использованием электронных устройств и анализа электронных аналоговых и цифровых устройств и схем.

2 Место дисциплины в структуре образовательной программы

Дисциплина относится к базовой части блока Б1 «Дисциплины (модули)».
Дисциплина непосредственно связана со следующими дисциплинами и практиками ООП:

Комплексы технических средств в системах автоматического управления;

Проектирование автоматизированных систем;

Физические основы электроники;
Электромеханические устройства и аппараты автоматики;
Электротехника.

3 Структура и содержание дисциплины

Общая трудоемкость дисциплины составляет 7 зачетных единиц (252 часов).

3.1 Виды учебной работы и трудоемкость

№ п/п	Вид учебной работы	Количество часов	Семестры	
			5	6
1	**Аудиторные занятия**	**126**	**54**	**72**
	В том числе:			
1.1	Лекции	72	36	36
1.2	Семинарские/практические занятия	18	0	18
1.3	Лабораторные занятия	36	18	18
2	**Самостоятельная работа**	**126**	**54**	**72**
	В том числе:			
2.1	Подготовка к контрольным работам	18		18
2.2	Подготовка к практическим занятиям	18		18
2.3	Выполнение расчетно-графических работ	18	18	
2.4	Подготовка отчётов по лабораторным работам	36	18	18
2.5	Подготовка к зачету	18	18	
2.6	Подготовка к экзамену	18		18
3	**Промежуточная аттестация**			
	Зачет/диф.зачет/экзамен		зачёт	экзамен
	Итого	**252**	**108**	**144**

3.2 Тематический план изучения дисциплины

№ п/п	Разделы/темы дисциплины	Трудоемкость, час					
		Всего	Аудиторная работа				Самостоятельная работа
			Лекции	Семинарские/практические занятия	Лабораторные занятия	Практическая подготовка	
1	**Раздел 1. Основные понятия. Электрические сигналы**	**10**	**6**	**0**	**0**		**4**
1.1	Тема 1. Введение Электрические сигналы. Временное и спектральное представление. Усиление электрических сигналов.		4				2
1.2	Тема 2. Модуляция сигналов (амплитудная, импульсно-кодовая, широтно-импульсная).		2				2

	Фильтрация сигналов. Преобразование электрической энергии (проводится с использованием ИОТ)						
2	**Раздел 2. Основы теории электронных усилителей**	**92**	**28**	**0**	**18**		**46**
2.1	Тема 1. Основные характеристики усилителей.		2				4
2.2	Тема 2. Общие положения теории электронных усилителей		2		2		4
2.3	Тема 3. Влияние обратной связи на коэффициент усиления. Влияние обратной связи на нестабильность усилителя. Влияние обратной связи на нелинейные искажения и шумы усилителя		2		2		4
2.4	Тема 4. Влияние обратной связи входное и выходное сопротивление усилителя. Устойчивость усилителя с обратной связью. Коррекция частотных характеристик для обеспечения устойчивости усилителя		4		2		4
2.5	Тема 5. Принципы построения усилительных каскадов. Цепи создания и стабилизации режима покоя. Элементы связи усилительных устройств		4		2		6
2.6	Тема 6. Операционный усилитель. Модели операционного усилителя. Масштабирующий инвертирующий усилитель. Масштабирующий неинвертирующий усилитель		4		2		4
2.7	Тема 7. Суммирующий усилитель. Вычитающий усилитель. Интегрирующий усилитель. Нелинейные функциональные преобразователи сигналов		2		2		4
2.8	Тема 8. Линейные усилители мощности		2		2		4
2.9	Тема 9. Усилители мощности ключевого типа		2				4
2.10	Тема 10. Автогенераторы гармонических колебаний. Назначение, принципы построения, Генераторы RC, LC-типа		2		2		4
2.11	Тема 11. Сглаживающий электрический фильтр. Активные		2		2		4

	фильтры. Резонансные фильтры. Индуктивные фильтры. Многозвенные электрические фильтры						
3	**Раздел 3. Логические функции. Основы алгебры логики.**	**32**	**8**	**4**	**4**		**16**
3.1	Тема 1. Логические функции и способы их представления. Основы алгебры логики (функции НЕ, ИЛИ, И). Логические элементы И-НЕ, ИЛИ-НЕ		2				4
3.2	Тема 2. Синтез логических устройств. Выбор системы логических элементов. Минимизация логических функций		2	2	2		4
3.3	Тема 3. Логические уровни, нагрузочная способность. Логические элементы с тремя состояниями. Быстродействие логических элементов		2		2		4
3.4	Тема 4. Помехоустойчивость логических элементов. Специальные типы логических элементов		2	2			4
4	**Раздел 4. Цифровые устройства**	**118**	**30**	**14**	**14**		**60**
4.1	Тема 1. Классификация цифровых устройств, Мультиплексор. Демультиплексор. Дешифратор.		4	2	2		8
4.2	Тема 2. Шифратор. Полусумматор. Сумматор. Вычитатель		4	2	2		8
4.3	Тема 3. Умножитель. Схема контроля четности. Компаратор		4	2	2		8
4.4	Тема 4. Классификация последовательных цифровых устройств. Триггеры (Общие сведения и классификация). SR-триггер. RS-триггер. D-триггер.		4	2	2		8
4.5	Тема 5. JK-триггер. Т-триггер. Регистры (Общие сведения и классификация). Параллельные регистры		4	2	2		8
4.6	Тема 6. Последовательные регистры. Универсальные регистры. Счетчика (Общие сведения и классификация).		4	2	2		8
4.7	Тема 7. Двоичные асинхронные счетчики. Двоичные вычитающие асинхронные счетчики. Синхронные счетчики. Синхронные двоичные счетчики.		4	2			6

4.8	Тема 8. Общие сведения. Одновибраторы. Мультивибраторы		2		2		6
	Итого	**252**	**72**	**18**	**36**		**126**

3.3 Содержание дисциплины

Раздел 1. Основные понятия. Электрические сигналы

В разделе изучаются базовые понятия электронных устройств. Рассматриваются классификации и основные характеристики электрических сигналов и процессов их преобразования и обработки.

Раздел 2. Основы теории электронных усилителей

Раздел посвящён теории электронных усилителей. Рассматриваются параметры и характеристики усилителей, влияние конструкции усилителей на эти характеристики. Изучаются принципы построения различных усилительных каскадов, в том числе многокаскадные усилители.

Раздел 3. Логические функции. Основы алгебры логики.

Раздел посвящён изучению алгебры логики и её применения в конструировании электронных устройств. Рассматриваются базовые логические элементы, их конструкция и параметры.

Раздел 4. Цифровые устройства

Раздел посвящён широкому классу цифровых устройств, их схемотехническим характеристикам, параметрам: (де-)мультиплексоры, (де-)шифраторы, сумматоры, умножители, тригеры, счётчики и регистры.

3.4 Тематика семинарских/практических и лабораторных занятий

3.4.1 Семинарские/практические занятия

Семинар 1-2. Системы счисления. Переводы чисел из оной системы в любую другую. Математические операции в двоичной системе счисления.

Семинар 3 Основные законы алгебры логики. Логические операции, аксиомы и законы.

Семинар 4-5. Минимизация логических функций. Карты Карно.

Семинар 6-7. Схемотехника логических элементов. Диодно-транзисторная логика. Транзисторно-транзисторная логика.

Семинар 8-9. Эмиттерно-связанная логика. Логика на комплементарных МОП транзисторах. TTL логика.

3.4.2 Лабораторные занятия

Лабораторное занятие 1-2. Лабораторная работа №1. Исследование усилительного каскада на биполярном транзисторе.

Лабораторное занятие 3-4. Лабораторная работа №2. Исследование дифференциального усилительного

Лабораторное занятие 4-6. Лабораторная работа №3. Исследование операционного усилителя

Лабораторное занятие 7-8. Лабораторная работа №4 Исследование усилителя мощности

Лабораторное занятие 9-10. Лабораторная работа №5. Исследование функций алгебры логики

Лабораторное занятие 11-12. Лабораторная работа №6. Исследование шифраторов;

Лабораторное занятие 13-14. Лабораторная работа №7 Исследование Дешифраторов

Лабораторное занятие 15-16. Лабораторная работа №8. Исследование демультиплексора, мультиплексора

Лабораторное занятие 17-18. Лабораторная работа №9. Исследование триггеров

3.5 Тематика курсовых проектов (курсовых работ)

Не предусмотрено

4 Учебно-методическое и информационное обеспечение

4.1 Нормативные документы и ГОСТы

Не предусмотрены

4.2 Основная литература

1. Миловзоров, О. В. Электроника: учебник для вузов / О. В. Миловзоров, И. Г. Панков. — 7-е изд., перераб. и доп. — Москва: Издательство Юрайт, 2024. — 407 с. — (Высшее образование). — ISBN 978-5-534-18604-8. — Текст: электронный // Образовательная платформа Юрайт [сайт]. — URL: https://urait.ru/bcode/544569.

2. Богаченков, А. Н. Цифровые устройства и микропроцессоры: методические указания / А. Н. Богаченков. — Москва: РТУ МИРЭА, 2022. — 77 с. — Текст: электронный // Лань : электронно-библиотечная система. — URL: https://e.lanbook.com/book/240125.

3. Верхова, Г. В. Аналоговые устройства автоматики: учебное пособие / Г. В. Верхова, С. В. Акимов, К. В. Белоус. — Санкт-Петербург: СПбГУТ им. М.А. Бонч-Бруевича, 2019. — 67 с. — Текст: электронный // Лань: электронно-библиотечная система. — URL: https://e.lanbook.com/book/180217.

4. Элементарные основы электроники и схемотехники: учебное пособие. — Горно-Алтайск: ГАГУ, 2022. — 71 с. — Текст: электронный // Лань: электронно-библиотечная система. — URL: https://e.lanbook.com/book/271106.

4.3 Дополнительная литература

1. Белов, Л. А. Радиоэлектроника. Формирование стабильных частот и сигналов: учебник для вузов / Л. А. Белов. — 3-е изд., перераб. и доп. — Москва: Издательство Юрайт, 2024. — 268 с. — (Высшее образование). — ISBN 978-5-534-14694-3. — Текст: электронный // Образовательная платформа Юрайт [сайт]. — URL: https://urait.ru/bcode/539951.

2. Новожилов, О. П. Схемотехника радиоприемных устройств: учебное пособие для вузов / О. П. Новожилов. — 2-е изд., испр. и доп. — Москва: Издательство Юрайт, 2024. — 256 с. — (Высшее образование). — ISBN 978-5-534-05574-0. — Текст: электронный // Образовательная платформа Юрайт [сайт]. — URL: https://urait.ru/bcode/538779.

3. Цифровая техника систем управления: учебное пособие / В. И. Бойков, Г. И. Болтунов, С. В. Быстров [и др.]. — Санкт-Петербург: НИУ ИТМО, 2018. — 139 с. — Текст: электронный // Лань: электронно-библиотечная система. — URL: https://e.lanbook.com/book/136495.

4. Красько, А. С. Схемотехника аналоговых электронных устройств: учебное пособие / А. С. Красько. — Москва: ТУСУР, 2006. — 180 с. — ISBN 5-902958-05-9. — Текст: электронный // Лань: электронно-библиотечная система. — URL: https://e.lanbook.com/book/10930.

4.4 Электронные образовательные ресурсы

1. Не предусмотрен

4.5 Лицензионное и свободно распространяемое программное обеспечение

1. Microsoft-Office
2. NI–Multisim
3. Microsoft-Windows

4.6 Современные профессиональные базы данных и информационные справочные системы

1. Единое окно доступа к образовательным ресурсам Федеральный портал http://window.edu.ru

2. Компьютерные информационно-правовые системы «Консультант» http://www.consultant.ru, «Гарант» http://www.garant.ru

3. Официальный интернет-портал правовой информации http://pravo.gov.ru.

4. Научная электронная библиотека http://www.elibrary.ru

5. Российская государственная библиотека http://www.rsl.ru

5 Материально-техническое обеспечение

1. Компьютерный класс с предустановленным программным обеспечением, указанным в п. 7.3, мультимедийное оборудование (проектор, персональный компьютер преподавателя).

2. Специализированная аудитория для проведения лабораторных работ. Оборудование и аппаратура: осциллографы, комплект типового лабораторного оборудования "Основы электроники"; ОЭ1-С-Р (стендовое исполнение, ручная версия).

3. Аудитория для лекционных, практических занятий. Оборудование и аппаратура: аудиторная доска, возможность использования мультимедийного комплекса.

6 Методические рекомендации

6.1 Методические рекомендации для преподавателя по организации обучения

На первом занятии по дисциплине необходимо ознакомить студентов с порядком ее изучения (темами курса, формами занятий, текущего и промежуточного контроля), раскрыть место и роль дисциплины в системе наук, ее практическое значение, довести до студентов требования к форме отчетности и применения видов контроля. Выдаются задания для подготовки к лабораторным и практическим занятиям.

При подготовке к лабораторным и практическим работам по перечню объявленных тем преподавателю необходимо уточнить план их проведения, продумать формулировки и содержание учебных вопросов, выносимых на обсуждение, ознакомиться с перечнем тематических вопросов.

В ходе работы во вступительном слове раскрыть практическую значимость темы работы, определить порядок ее проведения, время на обсуждение каждого учебного вопроса.

Применяя фронтальный опрос дать возможность выступить всем студентам, присутствующим на занятии.

В заключительной части работы следует подвести ее итоги: дать оценку выступлений каждого студента и учебной группы в целом. Раскрыть положительные стороны и недостатки проведенной лабораторной работы. Ответить на вопросы студентов. Выдать задания для самостоятельной работы по подготовке к следующему занятию.

Методика преподавания дисциплины «Электронные устройства» и реализация компетентностного подхода в изложении и восприятии материала предусматривает использование следующих активных и интерактивных форм проведения групповых, индивидуальных, аудиторных занятий в сочетании с внеаудиторной работой с целью формирования и развития профессиональных навыков обучающихся:

– подготовка к выполнению и защита практических и лабораторных работ с помощью специализированного программного обеспечения;

– защита расчетно-графических работ;

– технологии анализа ситуаций для активного обучения, которые позволяют студентам соединить теорию и практику, представить примеры принимаемых решений и их последствий, демонстрировать различные позиции, формировать навыки оценки альтернативных вариантов в вероятностных условиях.

Обучение по дисциплине ведется с применением традиционных потоково-групповых информационно-телекоммуникационных технологий. При осуществлении образовательного процесса по дисциплине используются следующие информационно-телекоммуникационные технологии: презентации с применением проектора и программы PowerPoint.

6.2 Методические указания для обучающихся по освоению дисциплины

Самостоятельная работа является одним из видов учебных занятий. Цель самостоятельной работы – практическое самостоятельное получение студентами навыков работы в программных продуктах, рассматриваемых в процессе изучения дисциплины.

Аудиторная самостоятельная работа по дисциплине выполняется на учебных занятиях под непосредственным руководством преподавателя и по его заданию.

Внеаудиторная самостоятельная работа выполняется студентом по заданию преподавателя, но без его непосредственного участия.

Задачи самостоятельной работы студента:

- развитие навыков самостоятельной учебной работы;
- освоение содержания дисциплины;
- углубление содержания и осознание основных понятий дисциплины;

- использование материала, собранного и полученного в ходе самостоятельных занятий для эффективной подготовки к зачёту.

Виды внеаудиторной самостоятельной работы:

- самостоятельное изучение отдельных тем дисциплины;
- подготовка к практическим и лабораторным занятиям;
- подготовка и защита расчетно-графических работ;
- оформление отчетов по выполненным практическим и лабораторным работам;
- подготовка к зачёту, экзамену.

Для выполнения любого вида самостоятельной работы необходимо пройти следующие этапы:

- определение цели самостоятельной работы;
- конкретизация познавательной задачи;
- самооценка готовности к самостоятельной работе;
- выбор адекватного способа действия, ведущего к решению задачи;
- планирование работы (самостоятельной или с помощью преподавателя) над заданием;
- осуществление в процессе выполнения самостоятельной работы самоконтроля (промежуточного и конечного) результатов работы и корректировка выполнения работы;
- рефлексия;
- презентация работы.

7 Фонд оценочных средств

В процессе обучения используются следующие оценочные формы самостоятельной работы студентов, оценочные средства текущего контроля успеваемости и промежуточных аттестаций

- защиты лабораторных работ;
- контрольные работы;
- расчетно-графическая работа;
- зачёт;
- экзамен.

Оценочные средства текущего контроля успеваемости включают контрольные задания по практическим работам индивидуально для каждого обучающегося.

В результате освоения дисциплины (модуля) формируются следующие компетенции:

Код компетенции	**Наименование компетенции выпускника**
ОПК-1	Способен применять естественнонаучные и общеинженерные знания, методы математического анализа и моделирования в профессиональной деятельности

7.1 Методы контроля и оценивания результатов обучения

Перечень оценочных средств по дисциплине «Электронные устройства»

№ п/п	Вид контроля результатов обучения	Наименование контроля результатов обучения	Краткая характеристика контроля результатов обучения
1	Текущий	Защита лабораторной работы	Лабораторная работа выполняется индивидуально каждым студентом. Оформленный отчет студент сдает преподавателю на проверку в заранее установленный срок. При проверке преподаватель оценивает качество оформления, правильность расчетов и выводов. К защите лабораторной работы допускаются студенты, которые выполнили работу, оформили в соответствии с требованиями отчет о лабораторной работе и предоставили его к защите. Каждому студенту задается не менее 3-х вопросов на тему лабораторной работы. Далее проводится защита отчета каждым студентом индивидуально в формате "вопрос-ответ" (задаются 3 вопроса).
2	Текущий	Контрольная работа	Контрольная работа выполняется индивидуально каждым студентом. Контрольная работа состоит из трёх заданий по теме раздела. При проверке преподаватель оценивает правильность произведенных расчетов.
3	Текущий	Расчетно-графическая работа	Обучающийся в течение семестра самостоятельно выполняет ряд расчетно-графических работ по теме раздела. При проверке преподаватель оценивает качество оформления, правильность расчетов и выводов. Далее проводится защита расчетно-графической работы каждого студента индивидуально в формате "вопрос-ответ" (задаются 3 вопроса
4	Промежуточный	Зачёт	Зачет проводится в письменной форме. В аудитории находится Промежуточная аттестация обучающихся в форме зачета проводится по результатам выполнения всех видов учебной работы, предусмотренных учебным планом по данной дисциплине (модулю), при этом учитываются результаты текущего контроля успеваемости в течение семестра. Оценка степени достижения обучающимися планируемых

			результатов обучения по дисциплине (модулю) проводится преподавателем, ведущим занятия по дисциплине (модулю) методом экспертной оценки. По итогам промежуточной аттестации по дисциплине (модулю) выставляется оценка «зачтено» или «не зачтено». Зачет проводится в форме устного опроса. В аудитории находится преподаватель и не более 15 человек из числа студентов. Во время проведения зачета их участникам запрещается иметь при себе и использовать средства связи (сотовые телефоны, микрофоны и пр.). В состав билета входит три теоретических вопроса, ответ на билет проходит с предварительной подготовкой 10 минут. Количество дополнительных вопросов – не более двух. Количество дополнительных вопросов зависит от полноты ответа, представленного для оценивания. Длительность зачета 30 минут. К промежуточной аттестации допускаются только студенты, выполнившие все виды учебной работы, предусмотренные рабочей программой по дисциплине.
5	Промежуточный	Экзамен	Промежуточная аттестация обучающихся в форме экзамена проводится по результатам выполнения всех видов учебной работы, предусмотренных учебным планом по данной дисциплине (модулю), при этом учитываются результаты текущего контроля успеваемости в течение семестра. Оценка степени достижения обучающимися планируемых результатов обучения по дисциплине (модулю) проводится преподавателем, ведущим занятия по дисциплине (модулю) методом экспертной оценки. По итогам промежуточной аттестации по дисциплине (модулю) выставляется оценка «отлично», «хорошо», «удовлетворительно» или «неудовлетворительно». Экзамен проводится в устной форме. В аудитории находится преподаватель и не более 5 человек из числа студентов. Во время проведения экзамена его участникам

			запрещается иметь при себе и использовать средства связи (сотовые телефоны, микрофоны и пр.). Студенту выдается билет с тремя вопросами. Количество дополнительных вопросов – не более двух. Количество дополнительных вопросов зависит от полноты ответа студента. Длительность экзамена 2 часа (120 минут). К промежуточной аттестации допускаются только студенты, выполнившие все виды учебной работы, предусмотренные рабочей программой по дисциплине «Электронные устройства» (выполнили и успешно защитили лабораторные, контрольные работы и расчетно-графические работы)

7.2 Шкала и критерии оценивания результатов обучения

Показателем оценивания компетенций на различных этапах их формирования является достижение обучающимися планируемых результатов обучения по дисциплине (модулю).

Показатель	**Критерии оценивания**			
	Не зачтено	**Зачтено**		
	2	**3**	**4**	**5**
знать: основные схемы электронных устройств, их составные части и физические принципы на которых основывается их работы; устройство основных электронных аналоговых и цифровых устройств.	Обучающийся демонстрирует полное отсутствие или недостаточное соответствие следующих знаний: основные схемы электронных устройств, их составные части и физические принципы на которых основывается их работы; устройство основных электронных аналоговых и цифровых устройств.	Обучающийся демонстрирует неполное соответствие следующих знаний: основные схемы электронных устройств, их составные части и физические принципы на которых основывается их работы; устройство основных электронных аналоговых и цифровых устройств. Допускаются значительные ошибки, проявляется недостаточность знаний, по ряду показателей, обучающийся испытывает значительные затруднения при оперировании	Обучающийся демонстрирует частичное соответствие следующих знаний: основные схемы электронных устройств, их составные части и физические принципы на которых основывается их работы; устройство основных электронных аналоговых и цифровых устройств. Допускаются незначительные ошибки, неточности, затруднения при аналитических операциях.	Обучающийся демонстрирует полное соответствие следующих знаний: основные схемы электронных устройств, их составные части и физические принципы на которых основывается их работы; устройство основных электронных аналоговых и цифровых устройств. Свободно оперирует приобретенными знаниями.

		знаниями при их переносе на новые ситуации.		
уметь: читать, анализировать и рассчитывать параметры электрических схем, использовать специализированное программное обеспечение для схемотехнического проектирования и моделирования.	Обучающийся не умеет или в недостаточной степени умеет: читать, анализировать и рассчитывать параметры электрических схем, использовать специализированное программное обеспечение для схемотехнического проектирования и моделирования.	Обучающийся демонстрирует неполное соответствие следующих умений: читать, анализировать и рассчитывать параметры электрических схем, использовать специализированное программное обеспечение для схемотехнического проектирования и моделирования. Допускаются значительные ошибки, проявляется недостаточность умений, по ряду показателей, обучающийся испытывает значительные затруднения при оперировании умениями при их переносе на новые ситуации.	Обучающийся демонстрирует частичное соответствие следующих умений: читать, анализировать и рассчитывать параметры электрических схем, использовать специализированное программное обеспечение для схемотехнического проектирования и моделирования. Умения освоены, но допускаются незначительные ошибки, неточности, затруднения при аналитических операциях, переносе умений на новые, нестандартные ситуации.	Обучающийся демонстрирует полное соответствие следующих умений: читать, анализировать и рассчитывать параметры электрических схем, использовать специализированное программное обеспечение для схемотехнического проектирования и моделирования. Свободно оперирует приобретенными умениями, применяет их в ситуациях повышенной сложности.
владеть: навыками расчёта и проектирования схем с использованием электронных устройств и анализа электронных аналоговых и цифровых устройств и схем.	Обучающийся не владеет или в недостаточной степени владеет навыками расчёта и проектирования схем с использованием электронных устройств и анализа электронных аналоговых и цифровых устройств и схем.	Обучающийся в недостаточной степени владеет: навыками расчёта и проектирования схем с использованием электронных устройств и анализа электронных аналоговых и цифровых устройств и схем. Обучающийся испытывает значительные затруднения при применении навыков в новых ситуациях.	Обучающийся частично владеет: навыками расчёта и проектирования схем с использованием электронных устройств и анализа электронных аналоговых и цифровых устройств и схем. Навыки освоены, но допускаются незначительные ошибки, неточности, затруднения при аналитических операциях, переносе умений на новые, нестандартные ситуации.	Обучающийся в полном объеме владеет: навыками расчёта и проектирования схем с использованием электронных устройств и анализа электронных аналоговых и цифровых устройств и схем. Свободно применяет полученные навыки в ситуациях повышенной сложности.

Шкала оценивания промежуточной аттестации: экзамен

Шкала оценивания	Описание
Отлично	Выполнены все виды учебной работы, предусмотренные учебным планом. Студент демонстрирует соответствие знаний, умений, навыков приведенным в таблицах показателям, оперирует приобретенными знаниями, умениями, навыками, применяет их в ситуациях повышенной сложности, не испытывает затруднений при аналитических операциях, переносе знаний и умений на новые, нестандартные ситуации.
Хорошо	Выполнены все виды учебной работы, предусмотренные учебным планом. Студент демонстрирует частичное соответствие знаний, умений, навыков приведенным в таблицах показателям, оперирует приобретенными знаниями, умениями, навыками, применяет их в ситуациях повышенной сложности. При этом могут быть допущены незначительные ошибки, неточности, затруднения при аналитических операциях, переносе знаний и умений на новые, нестандартные ситуации.
Удовлетворительно	Выполнены все виды учебной работы, предусмотренные учебным планом. Студент демонстрирует неполное соответствие знаний, умений, навыков приведенным в таблицах показателям, допускаются значительные ошибки, проявляется отсутствие знаний, умений, навыков по ряду показателей, студент испытывает значительные затруднения при оперировании знаниями и умениями при их переносе на новые ситуации.
Неудовлетворительно	Не выполнен один или более видов учебной работы, предусмотренных учебным планом. Студент демонстрирует полное отсутствие или недостаточное соответствие знаний, умений, навыков приведенным в таблицах показателям, допускаются значительные ошибки, проявляется отсутствие знаний, умений, навыков по ряду показателей, студент не может оперировать знаниями и умениями при их переносе на новые ситуации.

Шкала оценивания промежуточной аттестации: зачёт

Шкала оценивания	Описание
Зачтено	Выполнены все виды учебной работы, предусмотренные учебным планом. Студент демонстрирует соответствие знаний, умений, навыков приведенным в таблицах показателей, оперирует приобретенными знаниями, умениями, навыками, применяет их в ситуациях повышенной сложности. При этом могут быть допущены незначительные ошибки, неточности, затруднения при аналитических операциях, переносе знаний и умений на новые, нестандартные ситуации.
Не зачтено	Не выполнен один или более видов учебной работы, предусмотренных учебным планом. Студент демонстрирует полное отсутствие или недостаточное соответствие знаний, умений, навыков приведенным в таблицах показателям, допускаются значительные ошибки, проявляется отсутствие знаний, умений, навыков по ряду показателей, студент не может

	оперировать знаниями и умениями при их переносе на новые ситуации.

Шкала оценивания текущего контроля

Наименование контроля результатов обучения	Шкала оценивания	Описание
Выполнение и защита лабораторной работы по теме	Зачтено: набрано 2 и более баллов Незачтено: набрано 1 и менее баллов Критерии оценивания Общий балл при оценке складывается из следующих показателей: - приведены методики оценки технологических параметров – 1 балл - выводы логичны и обоснованы – 1 балл - оформление работы соответствует требованиям – 1 балл - расчетная и графическая части выполнены верно – 1 балл	В качестве форм текущего контроля знаний студентов используются отчеты по лабораторным работам. К выполнению экспериментальной части лабораторной работы допускаются студенты, подготовившие протоколы выполнения лабораторной работы. Протоколы оформляются в соответствии с требованиями методических указаний кафедры. Отчет по лабораторной работе содержит протокол проведения лабораторной работы, расчеты, графическую часть, выводы. Защита отчета по лабораторной работе осуществляется индивидуально. Студентом предоставляется оформленный отчет. Оценивается качество оформления, правильность расчетов и выводов. Студенты не выполнившие лабораторную работу к защите не допускаются
Контрольная работа	Отлично - Работа высокого качества, уровень выполнения отвечает всем требованиям, теоретическое содержание курса освоено полностью, без пробелов, необходимые практические навыки работы с освоенным материалом сформированы, все предусмотренные программой обучения учебные задания выполнены, либо некоторые из выполненных заданий содержат незначительные ошибки Хорошо - Уровень выполнения работы отвечает большинству основных требований, теоретическое содержание курса	Защита темы включает решение задач в аудитории в течение одной пары и проходит после изучения соответствующего раздела. Билеты состоят из задач, позволяющих оценить сформированность компетенций. На ответы отводится 1,5 часа.

	освоено частично, но пробелы не носят существенного характера, необходимые практические навыки работы с освоенным материалом в основном сформированы, некоторые виды заданий выполнены с ошибками. Удовлетворительно - Теоретическое содержание курса освоено частично, необходимые практические навыки работы не сформированы, большинство предусмотренных программой заданий не выполнено; при дополнительной самостоятельной работе над материалом курса возможно повышение качества выполнения учебных заданий. Неудовлетворительно - Теоретическое содержание курса не освоено, необходимые практические навыки работы не сформированы, предусмотренные программой задания не выполнены	
Расчетно-графическая работа по теме раздела	Отлично - Работа сдана в срок, расчетная и графическая части выполнены верно, либо имеются недочеты, не влияющие на конечный результат. Хорошо - расчетная часть выполнена верно, в графической части есть замечания Удовлетворительно - в расчетной части есть замечания, метод выполнения графической части выбран верный; Неудовлетворительно - в расчетной и графической частях есть грубые замечания.	Задание на РГР выдается на первом занятии соответствующего раздела дисциплины и сдается по окончании изучения соответствующего раздела дисциплины. РГР должны быть выполнены и оформлены в соответствии с требованиями методических указаний кафедры.

7.3 Оценочные средства

7.3.1 Текущий контроль

Контрольная работа №1

1. Упростить функцию, пользуясь алгеброй логики.
2. Составить таблицу истинности.
3. Разработать функциональную электрическую схему на базовых элементах (И, ИЛИ, НЕ).

Контрольная работа №2

1. Составить СДНФ и СКНФ для заданной функции
2. Упростить функцию используя Карты Карно
3. Разработать функциональную электрическую схему на базовых элементах (И, ИЛИ, НЕ).

Типовые вопросы для защиты лабораторных работ

Лабораторная работа №1

1. В каких случаях возникают несинусоидальные токи и напряжения?
2. Что такое гармоники напряжения?
3. Какие формы сигналов вы знаете, какими уравнениями они описываются?
4. В чем заключаются отличия четной и нечетной функций?
5. Какова последовательность расчета цепи несинусоидального тока?

Лабораторная работа №2

1. Что понимается под режимом покоя? Как называется точка на ВАХ усилительного элемента, соответствующая этому режиму? Чем определяется положение этой точки?
2. Зачем надо стабилизировать режим покоя? Какие способы стабилизации вы знаете? Какие из них предпочтительны и почему?
3. Какие цепи межкаскадной связи вы знаете? Сравните их между собой?
4. Сравните дифференциальный усилительный каскад с усилительным каскадом ОЭ.
5. Какие классы работы усилительных элементов вы знаете? Сравните их.

Лабораторная работа №3

1. Почему ОУ является базовым элементом многих современных аналоговых микроэлектронных устройств?
2. Почему ОУ является источником напряжения, управляемым напряжением?
3. Дайте определения параметров и характеристик ОУ. Зачем проектировщику микроэлектронной аппаратуры требуется знать типовые параметры и характеристики ОУ? Как экспериментально определить параметры и характеристики ОУ?
4. Приведите примеры организации цепей смещения и частотной коррекции для ОУ.
5. Почему все ОУ не исполняются только с внутренней частотной коррекцией? В чем физика работы корректирующих цепей в ОУ?

Лабораторная работа №4

1. Перечислите основные характеристики усилителя мощности.
2. Назовите способы повышения КПД линейных усилителей.
3. Составьте схему двухтактного повторителя на комплементарных полевых МДП-транзисторах.
4. Назовите ключевые усилители мощности: их достоинства и недостатки.
5. Что такое угол отсечки коллекторного тока?

Лабораторная работа №5

1. Составьте таблицы истинности для функции трех переменных, приняв, что функция равна 1, когда два или три аргумента равны 1.
2. Запишите уравнение этой функции в СДНФ- и СКНФ-форме.
3. Минимизируйте полученное уравнение.
4. Переведите их в базис И-НЕ, ИЛИ-НЕ.
5. Постройте структурные схемы.

Лабораторная работа №6

1. Какое комбинационное устройство называется шифратором?

2. Нарисуйте условное графическое обозначение шифратора. Как сокращенно обозначается шифратор?

3. Какой шифратор называется полным, а какой – неполным?

4. В каком случае возникает необходимость в применении шифраторов с приоритетом?

5. Каковы способы наращивания шифраторов по количеству входов и выходов и как они реализуются схемотехнически?

Лабораторная работа №7

1. Какое комбинационное устройство называется дешифратором?

2. Нарисуйте условное графическое обозначение дешифратора. Как сокращенно обозначается дешифратор?

3. Объясните принцип действия дешифратора.

4. При решении каких задач цифровой техники используется дешифратор?

5. Где применяются шифраторы и дешифраторы?

Лабораторная работа №8

1. Что такое демультиплексор?

2. Какую логическую функцию выполняет демультиплексор?

3. Каково назначение и использование входа разрешения?

4. Какие функции может выполнять демультиплексор?

5. Какие способы наращивания демультиплексоров?

6. Что такое мультиплексор?

7. Какую логическую функцию выполняет мультиплексор?

8. Какие функции может выполнять мультиплексор?

9. Какие способы наращивания мультиплексоров?

Лабораторная работа №9

1. Что такое триггер? Какие типы триггеров вам известны?

2. Нарисуйте схему RS-триггера на транзисторах, поясните принцип ее работы.

3. Нарисуйте схему синхронного RS-триггера на логических элементах. Поясните принцип его работы.

4. Чем определяется быстродействие JK-триггера? Начертить схему JK-триггера на логических элементах "ИЛИ-НЕ" и пояснить принцип его работы.

5. Нарисуйте схему преобразования JK-триггера в T-триггер

6. В чем отличие JK-триггера от RS-триггера?

7. Нарисуйте схему D-триггера на логических элементах. Поясните принцип работы D-триггера

8. Нарисуйте схему T-триггера на логических элементах. Поясните принцип работы T-триггера

Типовое задание расчетно-графической работы №1

1. Для усилительного транзисторного каскада (рис. 1):

1.1. Выбрать транзистор по приложению 1, определить напряжение источника питания UП, рассчитать сопротивление резисторов и выбрать их номиналы по приложению 2.

1.2. Определить h-параметры, h11Э, h21Э в рабочей точке транзисторного каскада, его входное и выходное сопротивления RBX и RBЫX.

1.3. Найти амплитуды напряжения и тока базы Uбт, Iбт, коэффициенты усиления каскада по току, напряжению и мощности KI, KV, KP и амплитуду напряжения источника сигнала UGm.

1.4. Рассчитать емкости конденсаторов, выбрать их номинал по приложениям 2,3.

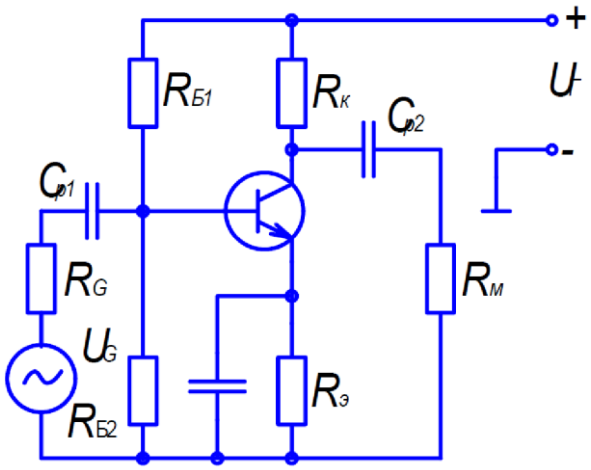


Рис 1 Принципиальная электрическая схема усилительного каскада

Выберите исходные данные для всех пунктов задания по двум цифрам вашего варианта.

По последней цифре:

Таблица 1

Последняя цифра варианта		0	1	2	3	4	5	6	7	8	9
К РГР 1	Сопротивление нагрузки $R_Н$, Ом	100	150	180	300	400	500	400	350	370	300
	Амплитуда напряжения в нагрузке $U_{НМ}$, В	0,5	1,0	1,5	2,0	2,5	2,25	1,75	1,25	0,75	1,0

По первой цифре варианта:

Таблица 2

Первая цифра варианта		0	1	2	3	4	5	6	7	8	9
К РГР 1	Внутреннее сопротивление источника сигнала R_G, Ом	100	150	200	300	350	400	450	500	600	700

По последней цифре варианта:

Таблица 3

Последняя цифра варианта		0	1	2	3	4	5	6	7	8	9
К РГР 1	Нижняя граничная частота $F_Н$, Гц	25	50	75	100	125	150	175	200	225	250

Типовое задание расчетно-графической работы №2

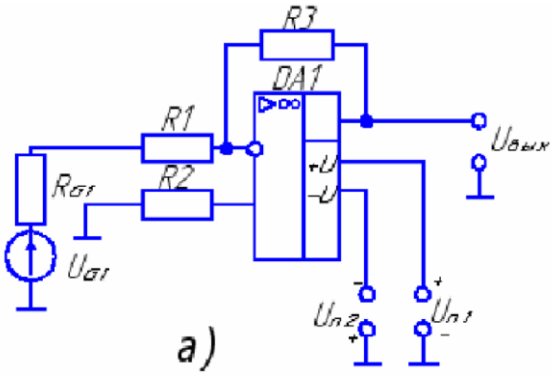
2. Задана схема на операционном усилителе, необходимо:

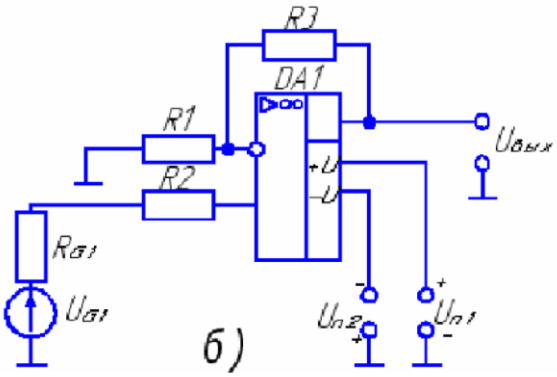
2.1. Рассчитать сопротивления резисторов и емкости конденсаторов, выбрать их номиналы по приложениям 2, 3.

2.2. Выбрать операционный усилитель (ОУ).

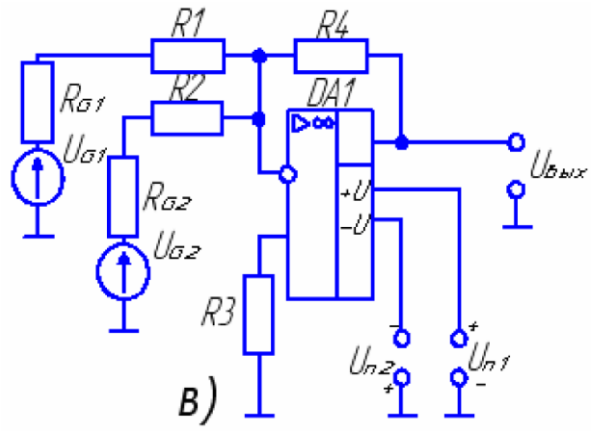
2.3. Определить максимальные амплитуды источников сигнала.

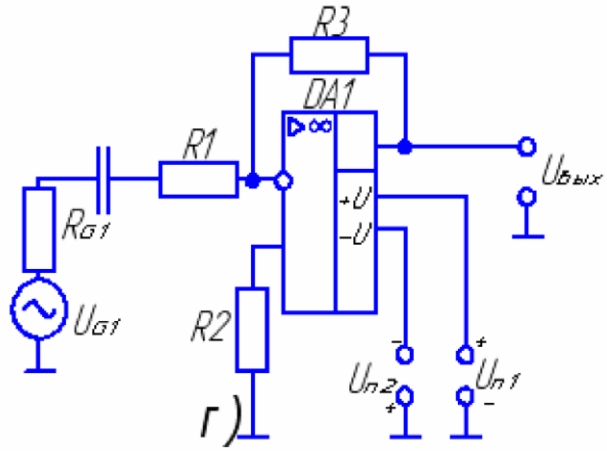
Принципиальные электрические схемы устройств на операционных усилителях



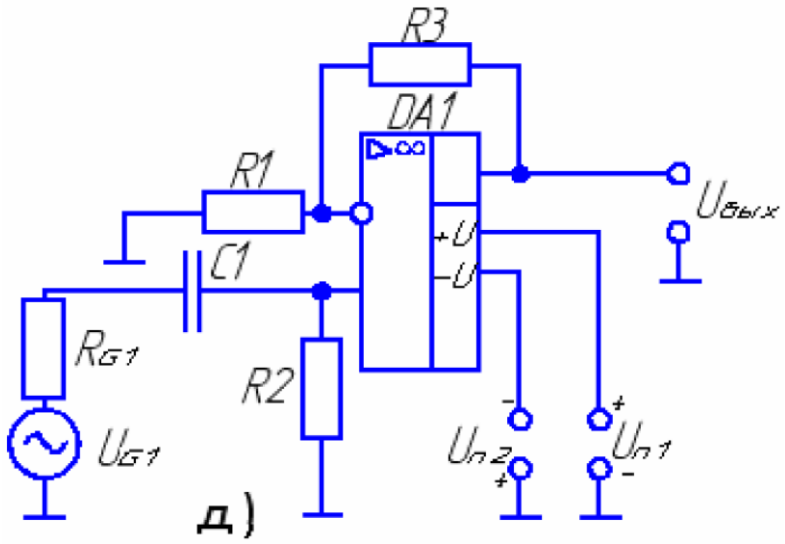


а) Инвертирующий усилитель постоянного тока, б) Не инвертирующий усилитель постоянного тока





в) Суммирующий усилитель постоянного тока, г) инвертирующий усилитель переменного тока



д) Не инвертирующий усилитель переменного тока

Выберите исходные данные для всех пунктов задания по двум цифрам вашего варианта.

По последней цифре:

Таблица 1

Последняя цифра варианта		0	1	2	3	4	5	6	7	8	9
К РГР 2	Схема на ОУ, рисунок	а	б	в	г	д	а	б	в	г	д
	Коэффициент усиления по напряжению для источника сигнала K_{U2}	-	-	20	-	-	-	-	40	-	-
	Нижняя граничная частота F_H, Гц	-	-	-	50	20	-	-	-	100	75
	Внутреннее сопротивление источника сигнала R_{G2}, кОм		-	40	-	-	-	-	70	-	-

По первой цифре варианта:

Таблица 2

Первая цифра варианта		0	1	2	3	4	5	6	7	8	9
К РГР 2	Внутреннее сопротивление источника сигнала R_{G1}, кОм	1	10	20	30	75	40	25	15	5	3

По последней цифре варианта:

Таблица 3

Последняя цифра варианта		0	1	2	3	4	5	6	7	8	9
К РГР 2	Коэффициент усиления по напряжению для источника сигнала K_{U1}	10	20	30	40	50	55	45	35	25	15

Прочие данные:

Таблица 4

Доступные частотные искажения на граничной частоте M_H		1,41
К РГР 2 задания	Динамический диапазон выходного напряжения D, дБ	26
Максимальная температура окружающей среды T_M, ^0C		40

Типовое задание расчетно-графической работы №2

3. Для логической функции необходимо:
3.1. Упростить функцию, пользуясь алгеброй логики.
3.2. Составить таблицу истинности.
3.3. Разработать функциональную электрическую схему на базовых элементах (И, ИЛИ, НЕ).

Выберите исходные данные для всех пунктов задания по двум цифрам вашего варианта.

По последней цифре:

Таблица 1

Последняя цифра варианта		0	1	2	3	4	5	6	7	8	9
К РГР 3	Логическая функция F*	$X((Y+Z\overline{X})+A_1)A_2$*	$(\overline{X}Z+Y)Z+A_1+A_2$	$X(\overline{Y}+XY\overline{Z})+A_1A_2$	$X(YZ+X)(A_1+A_2)$	$\overline{X}Y(Z+X)+A_1+A_2$	$XY(Z+\overline{X})+A_1+A_2$	$X(\overline{Y}+Z+X)+A_1A_2$	$XYZ+Z\overline{X}Y+A_1+A_2$	$XY(Z+X)+A_1+A_2$	$X(YZ+X\overline{Y})A_1+A_2$

ПРИМЕЧАНИЕ. Здесь и далее черту снизу нужно понимать, как знак инверсии, т.е. черта сверху.

A_1, A_2 – из таблиц 2, 3.
По первой цифре варианта:

Таблица 2

Первая цифра варианта		0	1	2	3	4	5	6	7	8	9
К РГР 3	Логическая функция A_1	$X\overline{YZ}$	$XY\overline{Z}$	$XY\overline{Z}$	$\overline{X}\ \overline{YZ}$	$X\overline{YZ}$	$X\overline{YZ}$	$\overline{X}\ Y\ \overline{Z}$	$XY\overline{Z}$	$XY\overline{Z}$	XYZ

По последней цифре варианта:

Таблица 3

Последняя цифра варианта		0	1	2	3	4	5	6	7	8	9
К РГР 3	Логическая функция A_2	XY(ZX+ZY)	$X\overline{Y}(XZ+\overline{Z})$	$XZ(XY+\overline{X})$	Y(Z+ZX)	$ZY(XZ+\overline{X})$	X(XYZ+ZY)	$Z(XYZ+\overline{Z}Y)$	$(XY+\overline{Z}X)ZY$	$(\overline{Z}Y+ZX)YZ$	XY

7.3.2 Промежуточная аттестация

Вопросы к зачёту

1 Электрические сигналы. Временное и спектральное представление	ОПК-1
2. Усиление электрических сигналов	ОПК-1
3. Амплитудная модуляция	ОПК-1
4. Импульсно-кодовая модуляция	ОПК-1
5. Широтно-импульсная модуляция	ОПК-1
6. Фильтрация сигналов	ОПК-1
7. Хранение и отображение информации	ОПК-1
8. Преобразование электрической энергии	ОПК-1
9. Обратная связь в усилительных устройствах	ОПК-1
10. Влияние обратной связи на коэффициент усиления	ОПК-1
11. Влияние обратной связи на нестабильность усилителя	ОПК-1
12. Влияние обратной связи на нелинейные искажения и шумы усилителя	ОПК-1
13. Влияние обратной связи на входное и выходное сопротивления усилителя	ОПК-1
14. Устойчивость усилителей с обратной связью	ОПК-1
15. Коррекция частотных характеристик для обеспечения устойчивости усилителя	ОПК-1
16. Принципы построения усилительных каскадов	ОПК-1
17. Цепи задания и стабилизации режима покоя	ОПК-1
18. Элементы связи усилительных устройств	ОПК-1
19. Операционные усилители. Модели ОУ	ОПК-1
20. Масштабирующий инвертирующий операционный усилитель	ОПК-1
21. Масштабирующий неинвертирующий операционный усилитель	ОПК-1
22. Суммирующий операционный усилитель	ОПК-1
23. Вычитающий операционный усилитель	ОПК-1
24. Интегрирующий операционный усилитель	ОПК-1

25. Усилители мощности	ОПК-1
26. Логические функции и способы их представления	ОПК-1
27. Функция НЕ, Функция ИЛИ, Функция И	ОПК-1
28. Логические элементы И-НЕ, ИЛИ-НЕ	ОПК-1
29. Синтез логических устройств	ОПК-1
30. Выбор системы логических элементов	ОПК-1

Вопросы к экзамену

1. Логические уровни, нагрузочная способность	ОПК-1
2. Логические элементы с тремя состояниями	ОПК-1
3. Быстродействие логических элементов	ОПК-1
4. Помехоустойчивость логических элементов	ОПК-1
5. Число входов логических элементов	ОПК-1
6. Специальные типы логических элементов. Логические элементы с открытым коллектором	ОПК-1
7. Расширители числа входов логических элементов	ОПК-1
8. Схема согласования уровней логических элементов	ОПК-1
9. Логический элемент с разрешением по входу	ОПК-1
10. шифраторы, дешифраторы	ОПК-1
11. Мультиплексоры, демультиплексоры	ОПК-1
12. Сумматоры, Полусумматоры	ОПК-1
13. Вычитатель.	ОПК-1
14. Цифровые компараторы	ОПК-1
15. RS-триггер, D-триггер	ОПК-1
16. JK-триггер, T-триггер	ОПК-1
17. Триггер Шмитта	ОПК-1
18. Цифровые счетчики импульсов и делители частоты следования (Двоичные счетчики, Недвоичные счетчики)	ОПК-1
19. Регистры (параллельные, последовательные, универсальные)	ОПК-1
20. Одновибраторы, мультивибраторы	ОПК-1
21. Умножители, компараторы	ОПК-1
22. Схемы контроля четности	ОПК-1
23. Сформулируйте правило построения регистра сдвига на D-триггерах	ОПК-1
24. Выбор системы логических элементов	ОПК-1
25. Каким образом регистры сдвига можно использовать как преобразователи последовательного кода в параллельный и наоборот	ОПК-1
26. Какой характерной особенностью обладает периодическая последовательность импульсов на входе T-триггера?	ОПК-1
27. Какой выходной код установится на выходах трех, четырех и пятиразрядных суммирующих счетчиков после подачи на их синхровход 14, 18, 26, 30 импульсов?	ОПК-1
28. В чем отличие синхронного счетчика от асинхронного?	ОПК-1
29. Почему JK-триггер называется универсальным?	ОПК-1
30. Нарисуйте схему синхронного RS-триггера на логических элементах. Поясните принцип его работы.	ОПК-1